

DOMAINES DE COMPÉTENCES

- Accélération du traitement de l'information
- Communication à très haut débit
- Développement logiciel pour matériel hétérogène
- Middleware, OS et virtualisation pour systèmes embarqués
- Design de systèmes embarqués complexes
- Intégrations de dispositifs hétérogènes
- Développement d'environnements logiciels spécifiques
- Systèmes exploitant des SoC-FPGA
- Systèmes embarqués à basse consommation
- Apprentissage automatique (ML) appliqué

CONTACTEZ L'INSTITUT

Prof. Alberto Dassatti
Directeur de l'institut

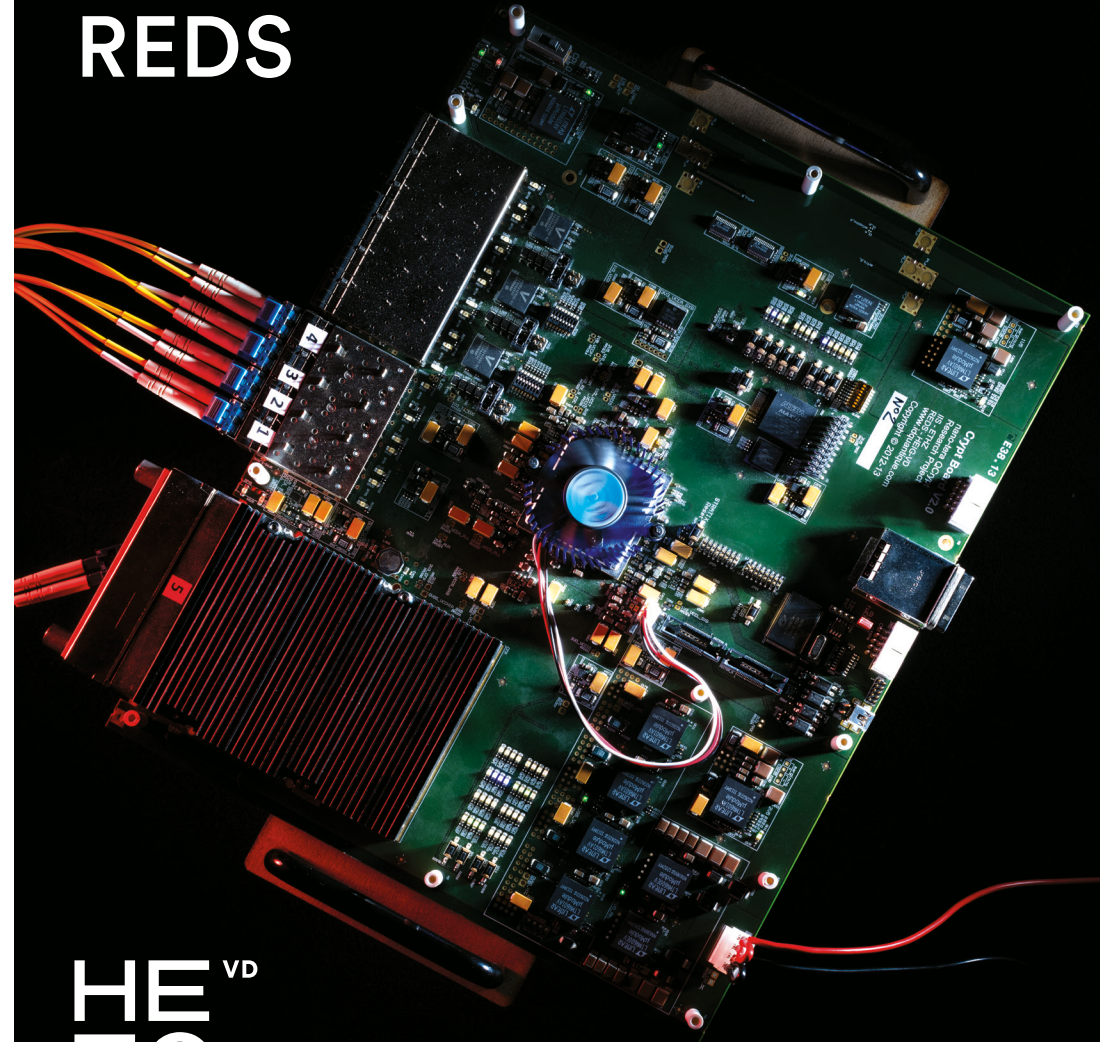
Administration:
Mathilde Chammartin
reds@heig-vd.ch
+41 24 557 62 67

HEIG-VD
Institut REDS
Route de Cheseaux 1
CH - 1400 Yverdon-les-Bains
reds.heig-vd.ch



Graphisme © Plates-Bandes communication – Photographie © Catherine Leutenegger

INSTITUT RECONFIGURABLE & EMBEDDED DIGITAL SYSTEMS REDS



HEIG^{VD}
IG

Hes-so

DÉVELOPPER, COMMUNIQUER, OPTIMISER, INNOVER

L'institut Reconfigurable & Embedded Digital Systems (REDS) possède des compétences multiples en recherche appliquée & développement (Ra&D) des systèmes embarqués haute performance. Il développe des systèmes combinant généralement un processeur ARM* et une FPGA pour un traitement efficace. Le design de telles plateformes nécessite des compétences de pointe tant au niveau matériel (réalisation de PCB, conception de systèmes numériques sur FPGA) que logiciel (drivers Linux, portage d'OS, communication avec et sans fil, applications embarquées).

FAIRE APPEL À NOUS

Grâce au savoir-faire et à l'expérience de l'institut, vous avez la possibilité d'acquérir de nouvelles compétences autour de technologies innovantes et/ou de nouvelles méthodologies de conception pour développer votre compétitivité et augmenter votre potentiel d'innovation.

FINANCER UN PROJET

Il existe plusieurs sources de financement et cofinancement aux niveaux cantonal, national et européen. La HEIG-VD pourra vous guider et vous accompagner dans les demandes de financement, selon les besoins et la nature de votre collaboration avec l'institut.