
Offre d'emploi
Contrat à durée indéterminée
Ingénieur vérification circuits intégrés expérimenté

Fondé en 2003, **Invensense Inc.**, une **compagnie du groupe TDK**, est le leader mondial dans le développement de plateformes à base de capteurs micro-électromécaniques (MEMS). La vision d'Invensense « Sensing Everything™ » adresse aussi bien le marché industriel que celui du grand public. Nos solutions intègrent des capteurs de différentes natures tels que les accéléromètres, gyroscopes, compas et microphones en s'appuyant sur des algorithmes et programmes embarqués qui calculent, analysent, synthétisent et calibrent les résultats de nos acquisitions de façon optimale en termes de performance et de précision.

Les services et plateformes audio, de mesure de déplacement et de géolocalisation d'Invensense, sont présents dans de nombreux produits grand public à travers le monde dont dans ceux des marques les plus emblématiques du secteur des nouvelles technologies. Nous fournissons nos innovations pour la conception de produits tels que les smartphones, les tablettes, les produits personnels connectés, les drones, les consoles de jeux, les télécommandes et les produits embarqués pour l'automobile.

Notre maison mère se situe à San Jose, dans la « Silicon Valley » aux États Unis. Nous avons également des bureaux sur la côte est à Boston ou à travers le monde comme en Chine, à Taïwan, en Corée, au Japon, au Canada, en Slovaquie, en Italie et en France.

A Invensense, nous avons de la fierté et de la satisfaction à faire consciencieusement notre travail. Nous apprécions les valeurs de rigueur et d'engagement total envers nos clients. Intéressé pour nous aider à consolider nos positions et nous développer ? Rejoignez-nous !

Nous recherchons **un ingénieur motivé, aillant une première ou étant expérimenté en micro-électronique, et si possible en vérification fonctionnelle de circuits intégrés**. Le poste est basé dans notre **centre de Recherche et Développement de Grenoble en France**. C'est pour un contrat à durée indéterminé (CDI).

Rôle & interactions

- Travailler avec les équipes de conception de circuits intégrés pour en comprendre leurs fonctionnements, définir les plannings et écrire les plans de vérification
- Développer les environnements de vérification et les tests permettant de couvrir les spécifications des circuits et les besoins de vérifications associés tels que définis dans les plans de vérification
- Initier et diriger la revue des plans et des activités de vérification avec les équipes transversales durant toutes les phases du projet
- Analyser les résultats de l'exécution des tests et les reporter en s'assurant d'atteindre les objectifs de couverture fonctionnelle et de couverture de code
- Coopérer avec les équipes transversales et coordonner les priorités afin d'optimiser la qualité des produits développés
- Coopérer régulièrement avec nos équipes basées en Italie et à San Jose en Californie

-
- Être responsable de la bonne exécution de la vérification de tout ou parties du circuit intégré final
 - Diriger le développement de modèles comportementaux de simulation des parties analogiques et électro-micromécaniques

Principales qualifications

- Titulaire d'un diplôme d'ingénieur ou d'un Master et/ou d'une thèse (Ph. D) d'université en électronique ou informatique
- Avoir au moins 2 ans d'expérience en vérification fonctionnelle de circuits intégrés numériques et/ou mixtes numérique-analogiques
- Être capable de travailler en équipe et de justifier d'une expérience concluante de travail en équipe
- Avoir d'excellentes capacités analytiques
- Avoir d'excellentes capacités d'expression orale et écrite en anglais et en français
- Maitriser les environnements informatiques de type UNIX/Linux et leurs Shells
- Connaître quelques langages et outils informatiques tels que C++, Perl, Python, TCL et Makefile
- Connaître les langages de programmation Verilog et SystemVerilog et avoir été exposé à la méthodologie de vérification UVM et/ou OVM
- Avoir été exposé au développement d'environnements de vérifications automatisés s'appuyant sur les méthodologies UVM et/ou OVM
- Avoir été exposé à la mise en œuvre de méthodologies de vérification fonctionnelles de type « Metric-Driven » (*i.e.* dirigé par les mesures)
- Avoir été exposé au développement et la mise en œuvre d'assertions telles que PSL ou SVA
- Connaître le domaine de la simulation et l'utilisation des simulateurs tels que NCSim, Xcelium, Questa ou VCS
- Avoir une expérience dans le développement en langages assembleurs et/ou logiciels bas niveaux est un avantage
- Avoir un permis de travailler en France
- Pouvoir voyager à l'internationale et aux États Unis

Contact information

Brice COSSALTER | Design Verification Manager | InvenSense, France
TDK, InvenSense France
22 av. du Doyen Louis Weil
38000 Grenoble
FRANCE
BCossalter@invensense.com

