Offre de stage – Ingénieur Verification IP

Fondée en 2003, InvenSense Inc., société du groupe TDK, est le premier fournisseur mondial de plates-formes de capteurs MEMS. La vision de Sensing Everything ™ d'InvenSense s'adresse aux marchés de l'électronique grand public et de l'industrie avec des solutions Motion et Son intégrées. Nos solutions combinent des capteurs MEMS (systèmes micro-électriques et électriques), tels que des accéléromètres, des gyroscopes, des boussoles et des microphones, avec des algorithmes propriétaires et des micrologiciels qui traitent, synthétisent et calibrent intelligemment la sortie des capteurs, optimisant ainsi performances et précision. La plupart des marques les plus importantes et les plus emblématiques du monde, notamment les smartphones, les tablettes, les appareils portables, les drones, les appareils de jeu, l'Internet des objets, les produits automobiles et les télécommandes pour téléviseurs intelligents, comptent parmi les plates-formes de suivi des mouvements, de sonorisation et de localisation audio.

InvenSense a son siège à San Jose, en Californie, et des bureaux à Boston, en Chine, à Taiwan, en Corée, au Japon, en France, au Canada, en Slovaquie et en Italie. Nous recherchons des étudiants de haut niveau pour rejoindre notre équipe internationale de stagiaires. Si vous souhaitez faire partie de notre parcours et nous aider à devenir le fournisseur numéro un de solutions de plate-forme SoC, nous souhaitons absolument vous avoir parmi nous.

Nous recherchons des étudiants motivés pour rejoindre notre programme de stages d'été 2020 ! Notre programme de stagiaires comprend de véritables tâches, une journée d'appréciation des stagiaires (interaction avec le PDG et les vice-présidents), un déjeuner de réseautage avec les responsables du recrutement, des conférences techniques, un panel de nouveaux employés avec des diplômés récents, de la technologie, des événements hors site amusants et plus encore !

Description de l'emploi

En tant que membre clé de l'équipe, vous serez responsable de :

- Créer avec l'équipe de Design/Design Verification numérique un/des composants de vérification (UVC) en utilisant la méthodologie (UVM)
- Développer un modèle de référence pour une IP de type « scheduler »
- Utiliser les composants et le modèle de référence pour vérifier les fonctionnalités de l'IP (au niveau IP mais également au niveau SOC)
- Développer les tests de vérification fonctionnelle
- Analyser les simulations Hardware (Cadence-Xcelium), converger sur le code de vérification et reporter les bugs hardware

Qualifications

- Vous poursuivez des études d'ingénieur/universitaire en microélectronique et/ou informatique en dernière année

TDK – InvenSense
MEMS Sensor Business Group
Sensor System Business Group
22 Avenue du Doyen Louis Weil
38000 GRENOBLE
+33 438 211 931
www.invensense.com

- Avoir une expérience de stage ou de travaux pratiques en vérification/validation IP/conception matérielle est un avantage
- Avoir été exposé aux méthodologies de vérification « Metric Driven » est un avantage
- Compréhension des méthodologies aléatoires dirigées et contraintes est un avantage
- Avoir été exposé aux langages utilisés pour la vérification fonctionnelle (C/C ++, Verilog, System Verilog) est un avantage
- Avoir été exposé aux simulateurs (Cadence/Questasim/VCS) est un avantage
- Compréhension générale de la programmation par script (par exemple Python ou Perl)
- Connaitre le processus de conception ASIC/SoC. Et le codage RTL est un avantage
- Une expérience dans la conception de bancs d'essai utilisant les standards tels que UVM est un atout supplémentaire

TDK – InvenSense
MEMS Sensor Business Group
Sensor System Business Group
22 Avenue du Doyen Louis Weil
38000 GRENOBLE
+33 438 211 931
www.invensense.com